PATENT ABSTRACTS OF JAPAN

(11)Publication number:

08-097467

(43) Date of publication of application: 12.04.1996

(51)Int.CI.

H01L 33/00

H01L 21/205

(21)Application number: 06-228286

(71)Applicant: SHIN ETSU HANDOTAI CO LTD

(22) Date of filing:

22.09.1994

(72)Inventor: NOTO NOBUHIKO

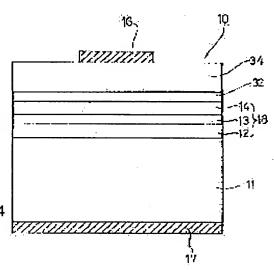
YASUTOMI KEIZO TAKENAKA TAKUO

(54) SEMICONDUCTOR LIGHT EMITTING DEVICE

(57) Abstract:

PURPOSE: To suppress the diffusion of Zn into a p-type cladding layer and an active layer by a method wherein a p-type current diffusion layer is composed of an undoped current diffusion layer and a high impurity concentration doped current diffusion layer formed on the undoped layer.

CONSTITUTION: An n-type cladding layer 12, an active layer 13 and a p-type cladding layer 14 are successively built up on an n-type GaAs substrate 11. After that, an undoped current diffusion layer 32 and a Zn-doped p-type current diffusion layer 34 are built up and a positive side electrode 16 is formed on the layer 34 and a negative side electrode 17 is formed on the lower surface of the n-type GaAs substrate 11. The layer 32 which is doped with C and has the p-conductivity type but is not doped with Zn is provided between the high impurity concentration (3×1018)



atoms/cm3) Zn-doped p-type current diffusion layer 34 and the p-type cladding layer 14. Therefore, Zn is hardly diffused beyond the undoped current diffusion layer 32 and the diffusion of Zn into the p-type clad layer 12 and the active layer 13 can be suppressed.

LEGAL STATUS

[Date of request for examination]

17.03.1997

[Date of sending the examiner's decision of rejection]

Searching PAJ Page 2 of 2

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

2871477

[Date of registration]

08.01.1999

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(5)

(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平8-97467

(43)公開日 平成8年(1998)4月12日

(51) Int.CL*

識別記号

В

庁内整理番号

FΙ

技術表示箇所

H01L 33/00

21/205

審査請求 未請求 請求項の数4 OL (全 6 頁)

(21)出廣路号

特勘平6-228286

(22)出旗日

平成6年(1994)9月22日

(71)出頭人 000190149

信越半導体株式会社

東京都千代田区丸の内1丁目4番2号

(72) 発明者 能登 宜彦

群馬県安中市磯部2丁目13番1号 信館半

等体株式会社半導体确部研究所内

(72)発明者 安宮 敬三

群馬県安中市磯部2丁目13番1号 信越半

導体株式会社半導体機部研究所内

(72) 発明者 竹中 卓夫

群馬県安中市礦部2丁目13番1号 信越半

導体株式会社半導体機部研究所內

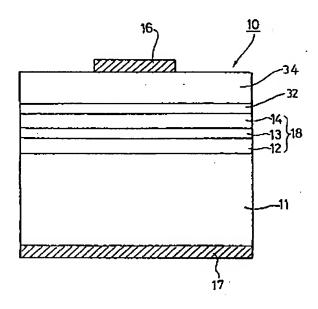
(74)代理人 弁理士 石原 昭二

(54) 【発明の名称】 半導体発光装置

(57) 【要約】

【目的】 p型クラッド層のキャリア濃度を安定して制御可能とし、p型電流拡散層中のp型ドーパントである Znの拡散によって起こるp型クラッド層/活性層の劣化及び活性層品質の劣化を防止し、これにより、発光強度の向上を可能とした半導体発光装置を提供する。

【構成】 n型GaAs基板上に、AlGaInPダブルへテロ接合構造からなる発光層部が形成され、該発光層部上にp型電流拡散層を形成してなる半導体発光装置において、上記p型電流拡散層がアンドープ電流拡散層と該アンドープ電流拡散層上に形成された高速度ドープ電流拡散層とからなる。



1

HIRATA&PARTNERS

【特許請求の範囲】

【請求項1】 n型GaAs基板上に、AIGaInP ダブルヘテロ接合精造からなる発光層部が形成され、該 発光層部上にp型電流拡散層を形成してなる半導体発光 装置において、上記p型電流拡散層が、アンドープ電流 拡散層と該アンドープ電流拡散層上に形成された高浪度 ドープ電流拡散層とからなることを特徴とする半導体発 光装置。

【請求項2】 上記アンドープ電流拡散層が、MOVP E法(有機金属気相成長法)により、V族元素とIII 族 10 元素との供給量比を30以下かつアンドープの状態で形成された炭素(C)のオートドープ層であることを特徴 とする請求項1記載の半導体発光装置。

【請求項3】 上記アンドーブ電流拡散層が、AIGaAsP又はGaP材料により形成されることを特徴とする請求項1又は請求項2記載の半導体発光装置。

【請求項4】 上記アンドープ電流拡散層の厚さが0. 25 µm以上であることを特徴とする請求項1ないし請求項3のいずれか1項に記載の半導体免光装置。

【免明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、化合物半導体材料を用いた半導体発光装置に関し、特にGBAS基板上に成長したAIGaInPを発光層とする半導体発光装置に関する。

[0002]

【発明の背景技術】 A I G a I n P 系材料は、空化物を除くIII ー V 族化合物半導体混晶中で最大の直接遷移型エネルギーギャップを有し、550~650 n m 帯 (緑 30色~赤色域)の可視光兔光装置の材料として注目されている。 斯かる大きな直接遷移型エネルギーギャップを有する A I G a I n P 系材料を用いた免光装置は、従来のG a P 、G a A s P 等の間接遷移型の材料を用いたものと比べて高輝度の発光が可能である。

【0003】図5は、従来のAIGaInP系発光装置の一例を示す概略断面説明図である。この従来のAIGaInP系発光装置40は、n型GaAs基板11上に、n型(AIx Gai-x) 0.51 In0.49 Pクラッド層12 (厚さ約1μm)、(AIy Gai-y) 0.51 In0.49 Pろで増属13 (厚さ約0.6μm)、p型(AIzGai-z) 0.51 In0.49 Pクラッド層14 (厚さ約1μm)及びp型電流拡散層15 (厚さ数μm)を順次積層形成し、前記p型電流拡散層15上にp側載極(上面電極)16、n型GaAs基板11の下面にn側電極(下面電極)17を設けた構成になっている。

【0004】ここで、(Aly Galy)0.51 In0.49 P活性層 1 3と該活性層 1 3より大きなエネルギーギャップを有する 2 つのAlGaIn Pクラッド層すなわち n型(Alx Galx)0.51 In0.49 Pクラッド層 1 2 50 2

及びp型(A I z G a I - z) 0.51 1 n 0.49 P クラッド層 1 4 とで構成される A I G a I n P ダブルヘテロ接合構造は免光層部 1 8 を構成し、前記(A I y G a I - y) 0.51 I n 0.49 P 活性層 1 3 が発光層として機能する。また、上記 A I G a I n P ダブルヘテロ接合構造を構成する各 A I G a I n P 層の A I 組成 x 、 y 、 z は O ≦ y ≦ 0.7、 y < x 及び y < z なる関係を満たす。

【0005】なお、以下の説明においては、特別な事情がない場合、前記(Alx Gal-x)0.51 In0.49 P、(Aly Gal-y)0.51 In0.49 P及び (Alz Gal-z)0.51 In0.49 Pを総称して (AlB Gal-B)0.51 In0.49 P又は単にAlGaInPと表記する。

【0006】上記のようなAIGalnP系発光装置においては、電流拡散層を設ける必要があり、特にAIGalnP系混晶とは異なる材料からなる電流拡散層を設ける必要がある。その理由を図5を参照しながら説明する。図5には、p側電極16からの電流分布19を矢印で示してある。

【0007】AIGaInP系免光装置の通電免光においては、p側電極16からの電流をAIGaInP活性層13の全域に効果的に拡散させて効率的に発光させることが望ましい。そのためには、前記p側電極16とAIGaInP活性層13との間の距離(層厚)を所定以上(数μm以上)にする必要がある。

【0008】ところで、A | Ga I n P 系発光装置においては、通常は図5に示したように、Ga A s 基板 1 1 上に、該Ga A s 基板 1 1 と格子整合させてA | Ga I n P 系の前記各層 1 2 (厚さ約1 μm)、13(厚さ約0.6 μm)、14(厚さ約1 μm)を(A | B Ga i - B) 0.5 i I n 0.49 P なる組成で形成させるが、全厚で4 μmを超える厚さの(A | B Ga i - B) 0.5 i I n 0.49 P 混晶層を結晶性を扱うことなく形成させることは極めて困難である。

【0010】そこで、従来、AIGaInP系以外の材料からなる層を電流拡散層15として前記p型AIGaInPクラッド層14上に形成し、p側電極16からの電流を前記AIGaInP活性層13全域に効果的に拡散させて、効率的な発光を得ることが行われている。

【0011】前記p型電流拡放層15の材料としては、例えばp型ドーパントであるZnを高速度(3×10¹⁸ atoms/cm³程度)にドープしたAlGaAs、AlGaAsP又はGaPが従来より用いられている。

[0012]

【発明が解決しようとする課題】通常、上記したAIG a I n P 系発光装置40のダブルヘテロ接合構造は、p

特開平08-097467

型クラッド層14の厚さが1μm程度の厚さで作られ る。しかし、Znの拡散係数が大きいことに起因して、 この構造ではp型電流拡散層15の成長時に該p型電流 拡散層15から高温度にドープされたZnが、p型クラ ッド暦14、更には活性暦13まで拡散してくる。この p型ドーパントであるZnの拡散に伴い、Op型クラッ ド暦14のキャリア遺産が安定して制御できない、②p 型クラッド層14/活性層13の界面の劣化が起こる、 ③活性層品質の劣化が起こる、等の問題があり、発光強 度を低下させる原因となっている。

【0013】本発明は、上記した従来技術の問題点に鑑 みてなされたもので、p型クラッド層のキャリア歳度を 安定して制御可能とし、p型電流拡散層中のp型ドーバ ントであるZnの拡散によって起こるp型クラッド層/ 活性層の界面の劣化及び活性層品質の劣化を防止し、こ れにより、発光強度の向上を可能とした半導体発光装置 を提供することを目的とする。

[0014]

【課題を解決するための手段】上記課題を解決するため に、本発明は、n型GaAs基板上に、AlGaInP 20 ダブルヘテロ接合構造からなる発光層部が形成され、該 発光層部上にp型電流拡散層を形成してなる半導体発光 装置において、上記p型電流拡散層が、アンドープ電流 拡散層と該アンドープ電流拡散層上に形成された高速度 ドープ電流拡散層とからなるようにした。

【0015】上記アンドープ電流拡散層としては、MO VPE法(有機金属気相成長法)により、V族元素とII 」族元素との供給量比 (V/IIL比) を30以下かつア ンドープの状態で形成された炭桑 (C)のオートドープ 層が用いられる。MOVPE法では、例えばAIG®A s、AIGaAsP、GaP等を低V/III 比で成長す るとアンドーブでもCのオートドーピングによって図8 に示すことくp型の層が形成出来、しかもCは拡散係数 が非常に小さい為、ほとんど拡散しない。

【OO16】上記アンドープ電流拡散層の厚さはO.2 5 μ m以上であるのが好適である。

[0017]

【作用】本発明の構成においては、高濃度(3×10¹⁸ atoms/cm³ 程度) にZnがドープされたp型電流拡散層 とp型クラッド層との間に、Cのオートドーピングによ 40 リρ型ではあるがスπがドープされていない層(アンド 一プ電流拡散層)が存在するため、Znの拡散はこのア ンドープ電流拡散層にほとんど留まり、p型クラッド 層、活性層への拡散が着しく抑制できるとともに、アン ドープ電流拡散層中にオートドーピングされたCは拡散 係数が非常に小さい為、品質に影響を及ぼす程にはp型 クラッド層及び活性層に拡散しない。このことにより、 p型クラッド層のキャリア速度を、拡散を旁慮に入れず 安定して制御できるとともに、免光強度に影響を与える p型クラッド層/活性層界面及び活性層の品質の劣化が 50 ℃、成長圧力50torr、V/川 比20)でアンド

抑制できる。

(3)

[0018]

【実施例】以下、本発明のAIGalnP系免光装置に ついて、図1~図4を参照して説明する。

【0019】図1は本発明のAIGaInP系発光装置 の一実施例を示す額略断面説明図である。 図1におい て、図5と同一部材又は類似部材は同一符号を用いる。 この発光装置10はn型GaAs基板11上にn型(A 10.7 G80.3)0.51 In0.49 Pクラッド層12(厚さ 約1 µm)、 (Aly Gal-y) 0.51 In 0.49 P活性層 13 (0≦y≦0.7、厚さ約0.6μm)、p塑(Α 10.7 Ga0.3) 0.51 I n 0.49 クラッド届14(厚さ約 1μm)を顕次積層形成した後、アンドープのA 10.7 Ga0.3 As電流拡散層3.2を約0.5μm、(Zn)ドー プのp型A | 0.7 G = 0.3 A s 電流拡散層 3 4 を約10 μ m積層形成し、前記ρ型電流拡散層34上にρ側電極 16、n型GaAs基板11の下面にn側電極17を設 けた構成になっている。

【0020】本実施例のAIG81nP系発光装置10 の成長にはMOVPE法(有機金属気相成長法)を用い る。AI、Ga、In及びP、Asの原料としてはそれ ぞれトリメチルアルミニウム [Al(CH1)1、TM A I)、トリメチルガリウム (Ga (CH3) 3 、TM Ga]、トリメチルインジウム〔1 n(CH3)3、T MIn]、アルシン(AsHi)及びホスフィン(PH 3) を用いる。更にn型及びp型のドーパント類として は、それぞれセレン化水素(H2 Se)、ジメチル亜鉛 [Zn (CHI) 2、DMZn]を用いる。

【0021】図2は、MOVPE法で各層を成長する限 に用いる成長装置の構成例を示す。すなわち、各種川し 族金属元素の有機物の蒸気と、気相のV族元素の水素化 物とを、成長層の組成に応じて分圧及び流量を選択して、 混合し、得られた混合ガスを反応室25に供給し、反応 室25内に配置した n 型GaAs基板11上に所望の成 長暦を頤次積層形成する。

【0022】実施例1

図1に示す構造のAIGaInP系免光装置10を得る ための方法を具体的に示す。50Torrの滅圧下で、 V族元素とIII 族元素との供給量比(V/III比)が1 00となるように混合したガスを成長層の原料ガスとし て用い、成長温度7 1 0℃、成長速度4μm/時の成長・ 条件で、n型GaAs基板11上に前記各層12、1 3、14を最初に顧次積層形成させる。

【OO23】次いで、アンドープAIGaAs電流拡散 層32は、Al、Ga、As原料のみを反応管内に導入 して成長を行うが、その時のV族元素(Ago)とIIL族 元条 (AI+GB) との供給量比 (V/III 比) が20 となる様に混合したガスを原料ガスとして用いる。実験 に用いた装置では、上記の成長条件(成長温度710

(4)

特別平08-097467

5

ープA 1 G a A s 電流拡散層 3 2 を成長した場合の導電型とキャリア最度は、p型で約 3×10^{17} cm⁻³ になる事が確認できている【図 8 χ

【0024】しかる後AI、Ga、Asの原料に加えて Zn原料を同時に流しp型AI0.7 Ga0.3 As層34 を成長する。このp型AIGeAs層34の成長を行う 時は、前記各層12.13.14の成長の場合と同様 に、上記V/III 比が100になる様に混合したガスを 原料ガスとして用いる。このようにして得られたエピタ キシャルウェーハを素子化することにより、図1に示す 10 構造のAIGaInP系発光装置10が得られる。」 【0025】比較例1

図6に比較例に用いたAIGaInP系発光装置40aの概略断面説明図を示す。図6において、図1と同一又は類似部材は同一符号で示した。図6のAIGaInP系発光装置40aの構造は、図1に示した実施例1のAIGaInP系発光装置10の構造と比較するとアンドープAIGaAs電流拡散層32のみを積層しない構造となっている。アンドープAIGaAs電流拡散層32以外の層、即ち層12,13,14及び34の成長条件20については実施例1と全く同じ方法で成長した。

【0026】図3及び図7に実施例1のAIGaInP
系発光装置10と比較例1のAIGaInP系発光装置
40aの2次イオン質量分析法(SIMS法)によるZ
n環度分析の結果を示す。比較例1の構造(図6)では
Znが高速度にドープされているp型AIGaAs電流
拡散層34からp型AIGaInPクラッド層14へZ
nが拡散しており、p型AIGaInPクラッド層14
のZn濃度が所望のドーピングレベル(3×107 atom
s/cm³程度)に制御されていない(図7)。実施例1の 30
構造(図1)では、Znの拡散がほぼアンドープAIG
aAs電流拡散層32に制限され、p型AIGaInP
クラッド層14のZn濃度がドーピングにより制御され
ている事がわかる(図3)。

【0027】(発光出力の評価結果)図4にアンドープAIGaAs層電流拡散32の原さのみを0μm(比較例1)から0.5μmまで変化させた場合のAIGaInP系発光装置の発光出力をアンドープAIGaAs電流拡散層32無し(比較例1)の場合を基準にして示す。アンドープAIGaAs電流拡散層32を形成する40ことにより発光出力は向上し、特にアンドープAIGaAs電流拡散層32の厚さが0.25μm以上であると約20%の発光出力の向上をみ、本発明の有効性が立証された。

[0028]

【発明の効果】以上述べたごとく、本発明の半導体免光 装置によれば、p型クラッド層のキャリア遺産が安定し て制御可能となり、p型電流拡散層中のp型ドーパント である Z n の拡散によって起こる p型クラッド層/活性 層の界面の劣化及び活性層品質の劣化が防止され、これ により、発光強度の向上が可能となるという大きな効果 を奏する。

【図面の簡単な説明】

【図1】本発明の半導体免光装置の一実施例を示す概略 断面説明図である。

【図2】MOVPE法で各層を成長する際に用いる成長 装置の一例を示す概略説明図である。

【図3】実施例1における2次イオン質量分析法(SIMS法)による2 n 環度分析の結果を示すグラフである。

【図4】アンドープAIGaAs電流拡散層の厚さのみを 0μ mから0. 5μ mまで変化させた場合のAIGaInP系発光装置の発光出力の測定結果を示すグラフである。

【図 5】 従来の半導体発光装置の一例を示す機略断節説 明図である。

【図 6 】比較例 1 における半導体発光装置を示す概略断 / 面説明図である。

【図7】比較例1における2次イオン質量分析法(SIMS法)によるZn濃度分析の結果を示すグラフである。

【図8】V/III 比とキャリア濃度及び導電型との関係を示すグラフである。

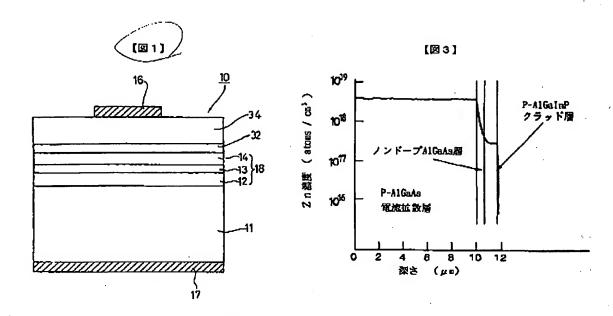
【符号の説明】

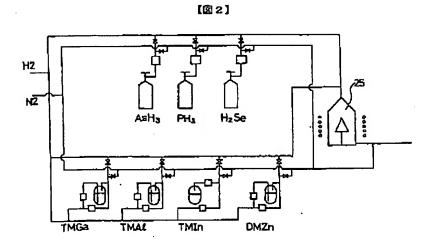
- 10 本発明の半導体発光装置
- 11 n型GaAs基板
- 12 n型AIGaInPクラッド層
- 13 AIGaInP活性層
- :14 p型AIGsInPクラッド層
 - 15 p型電流拡散層
 - 16 p 倒電框
 - 17 n 側電極
 - 18 発光層部
- 19 電流分布
- 25 反応室
- 32 アンドープ電流拡散層
- 3.4 高濃度ドープ電流拡散層
- 40,40 8 従来の半導体発光装置

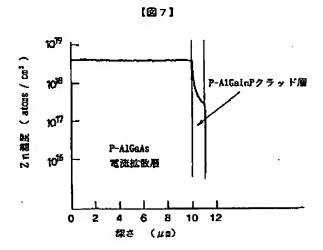
6

(5)

特開平08-097467







(6)

特開平08-097467

